

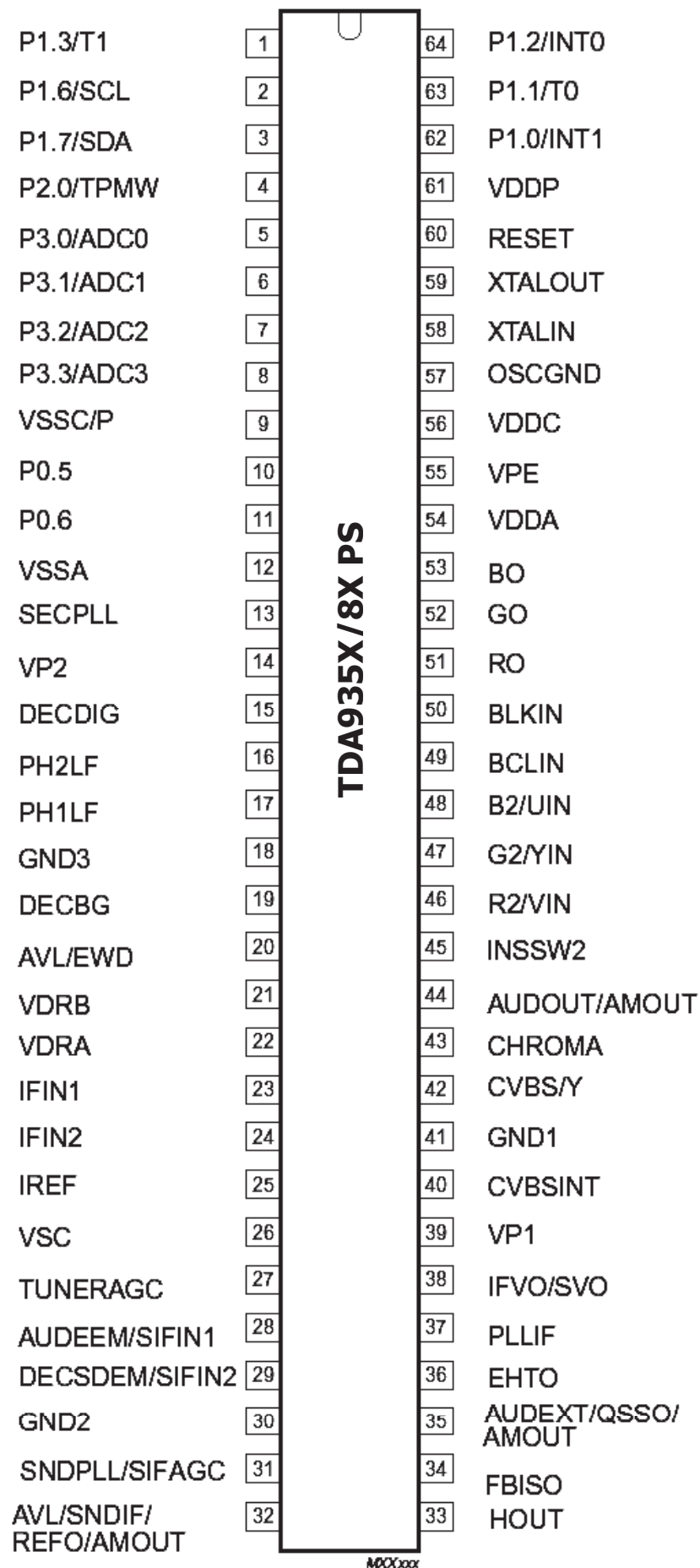


Рисунок В.11 – Конфигурация выводов (SDIP 64)

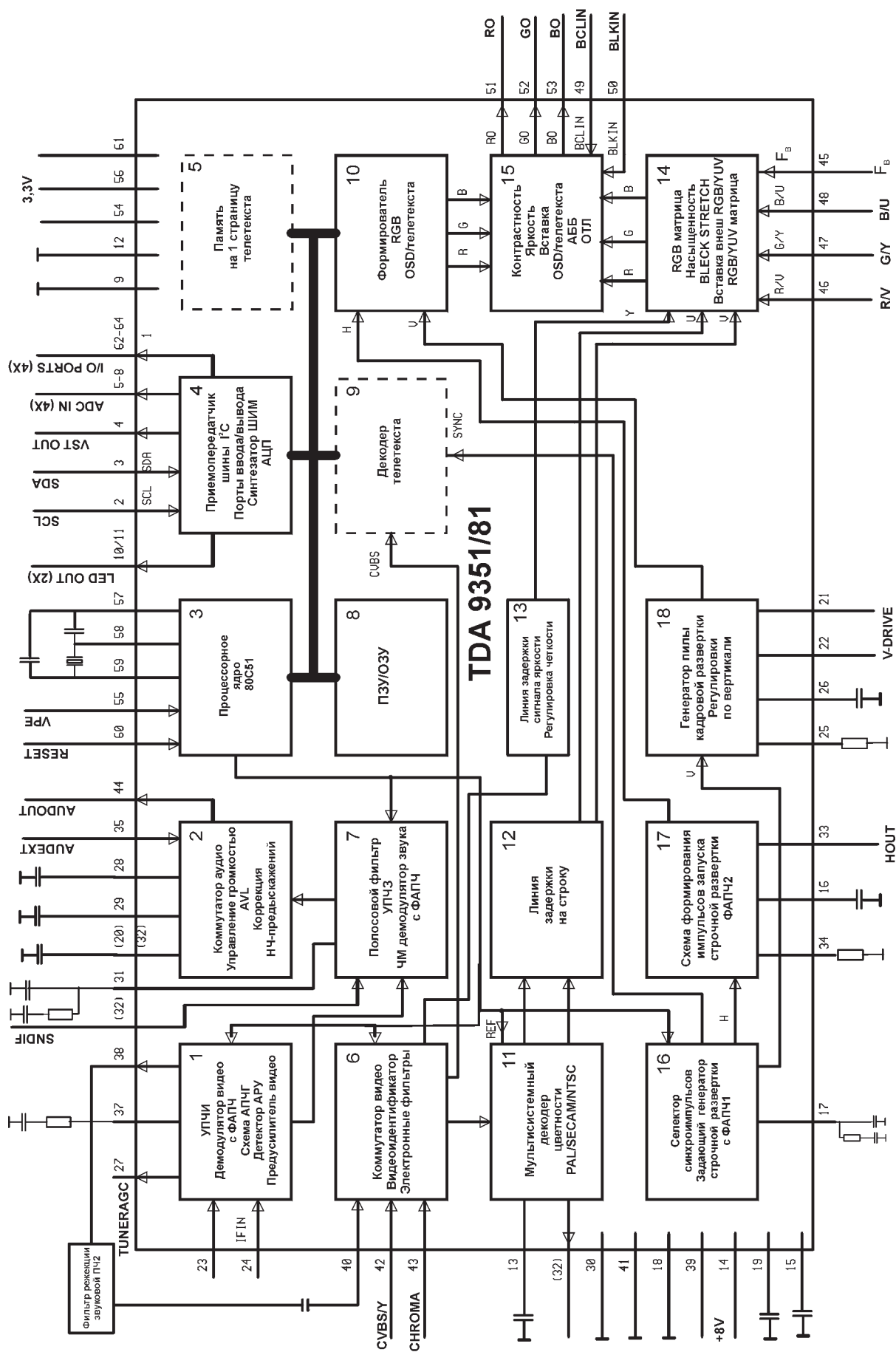


Рисунок В.12 – Функциональная схема IC TDA9351/81PS/N2/N3 с монофоническим каналом звука

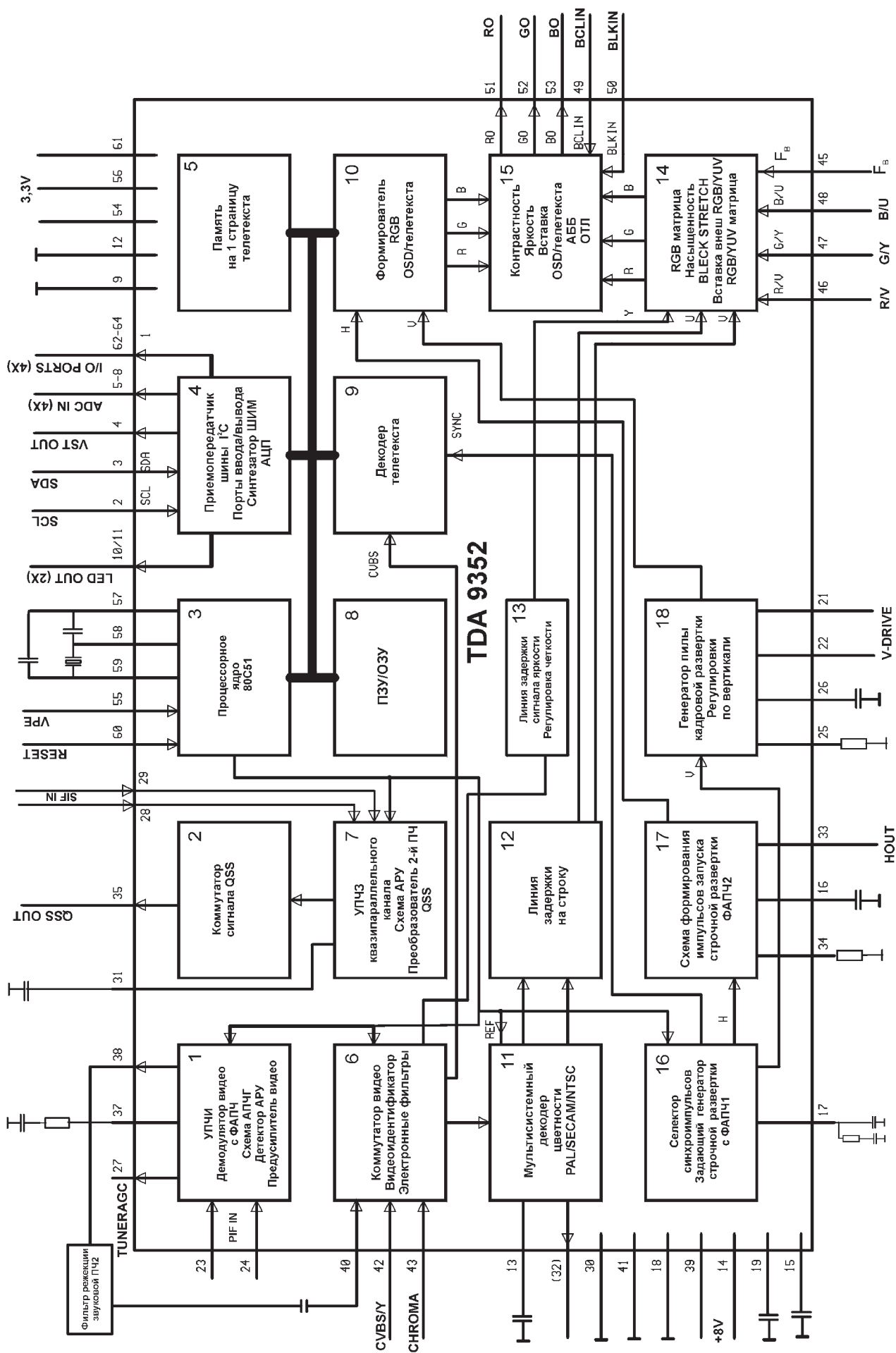


Рисунок В.13 – Функциональная схема IC TDA9352PS/N2/N3 с квазипараллельным каналом звука

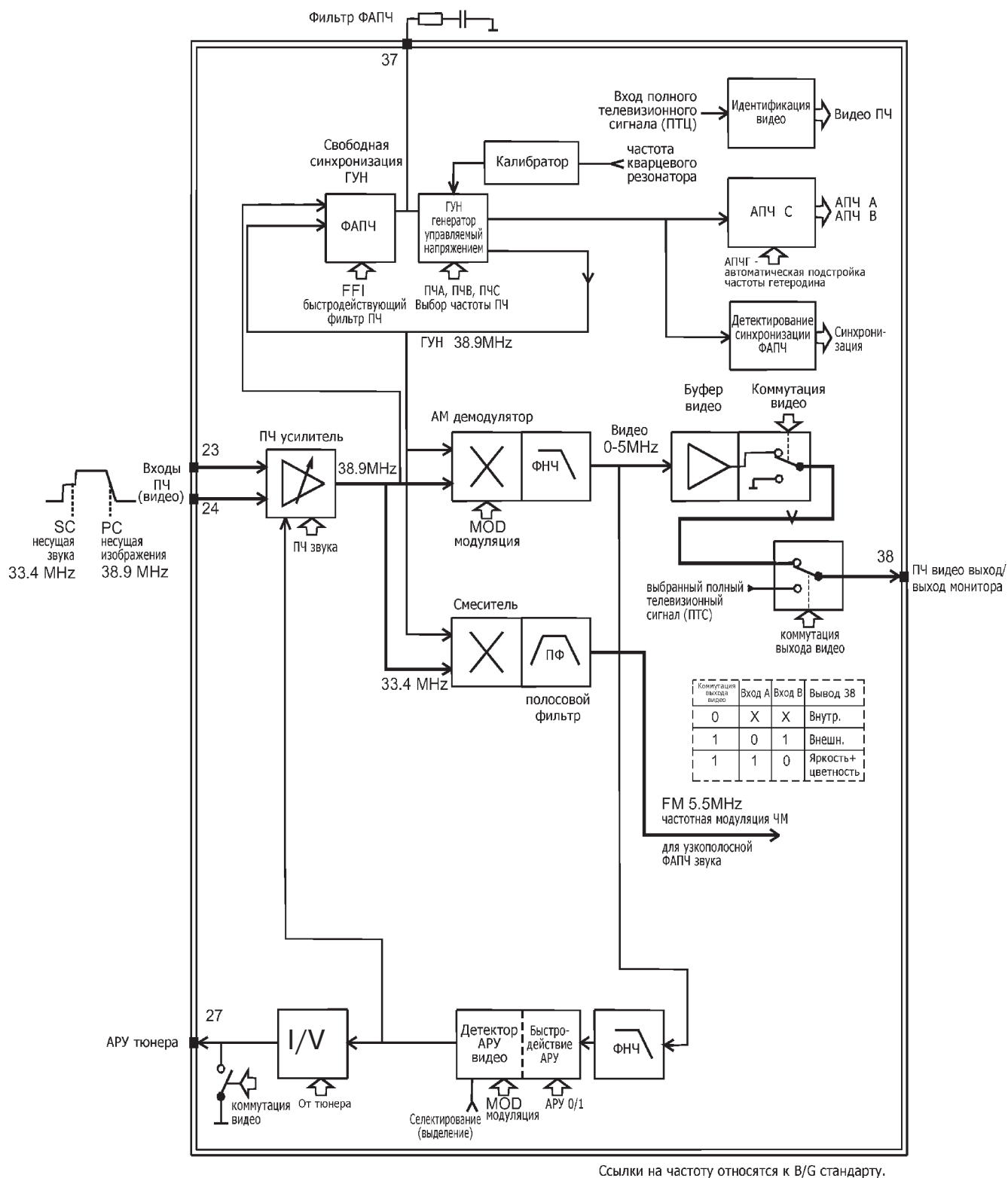


Рисунок В.14 – Блок-схема тракта ПЧ видео и аудио (моно звук)

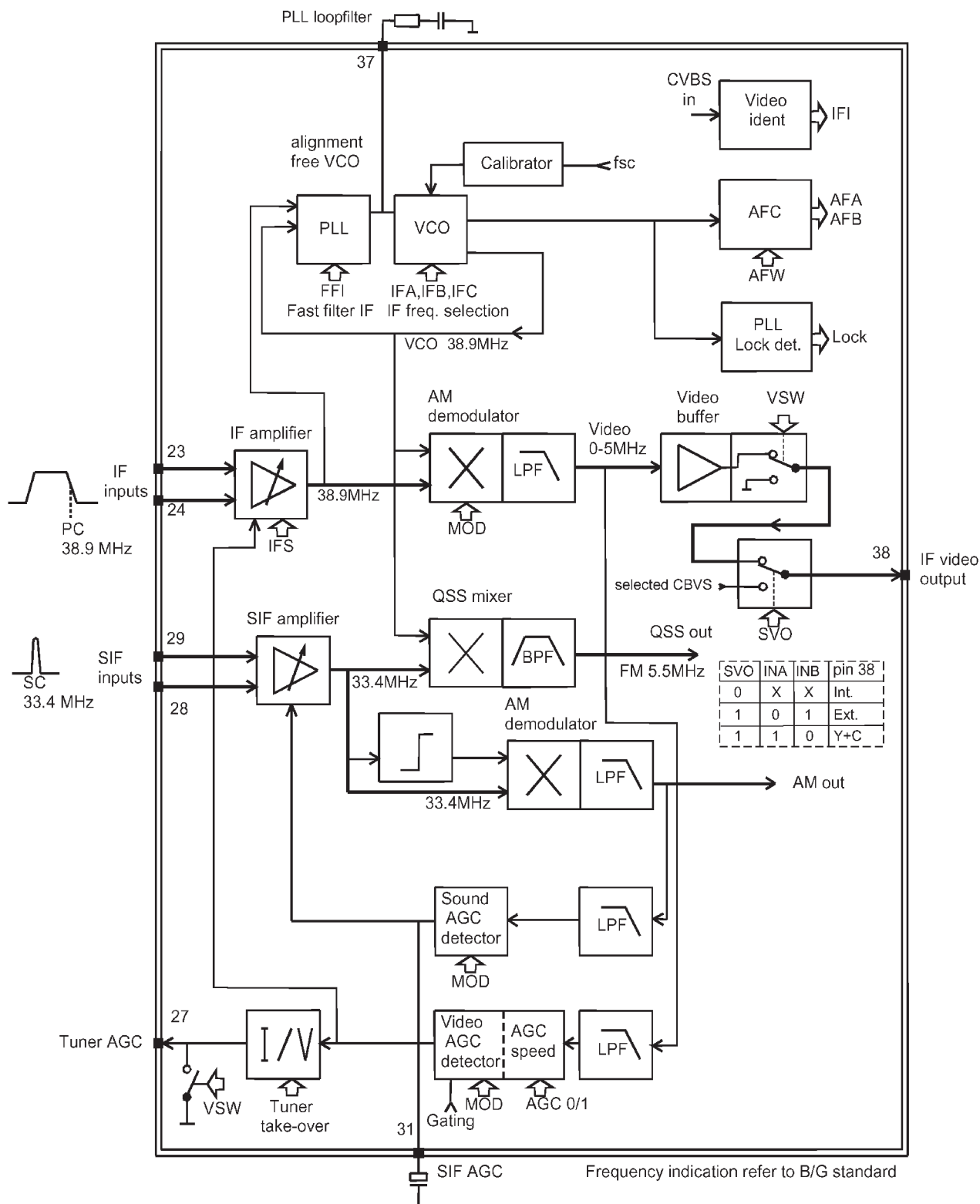


Рисунок В.15 – Блок-схема тракта обработки ПЧ видео и звука с квазипараллельным каналом стерео звука

